10. 프로그래밍 도구

10.1 C 컴파일러

- UNIX/Linux 운영체제 커널, 유틸리티, 라이브러리 등은 대부분 C언어로 작성됨
- UNIX C 컴파일러
  - cc … 원래는 기본으로 포함되었으나, 지금은 통합개발환경이 포함된 상업용 컴파일러를 유료로 판매
- Linux C 컴파일러
  - gcc … GNU C compiler
  - g++ … GNU C++ compiler
  - /usr/bin/cc는 /usr/bin/gcc에 symbolic link가 되어 있어서 cc 명령어 사용 가능
  - 사용법

    cc [-옵션 ...] 파일 ...

    gcc [-옵션 ...] 파일 ...

C컴파일러 옵션

옵션	동작
-o *outfile*	컴파일 결과를 파일 outfile에 저장함 (-o 옵션이 없으면 a.out에 저장)
-c	소스 파일을 컴파일하여 오브젝트 파일을 확장자 .o인 파일에 저장
-g	디버거를 위한 디버깅 정보를 컴파일 출력에 포함 (gdb가 사용)
-pg	프로파일을 위한 정보를 컴파일 출력에 포함 (gprof가 사용)
-I*dir*	디렉토리 dir을 헤더 파일을 검색할 디렉토리에 추가
-O*level*	level이 지정하는 수준의 최적화 컴파일. level은 0, 1, 2, 3, s를 사용. (이 옵션이 없거나 0이면 최적화를 수행하지 않고 컴파일)
-O	-O1과 같음
-D*name* -D*name=def*	매크로 name를 정의 (#define name과 같은 역할) 매크로 name을 값 def로 정의 (#define name def와 같은 역할)
-l*lib*	링크용 라이브러리 지정
-L*dir*	디렉토리 dir을 라이브러리 디렉토리에 추가
-S	기계어가 아닌 어셈블리 파일을 생성 (확장자 .s)
-std=*standard*	standard로 지정되는 버전의 C언어를 사용 (기본적으로 c89를 확장한 gnu89를 사용하며, c89, c99, gnu99, c++98, gnu++98 등을 사용가능)

옵션 처리 함수

- 유틸리티 옵션
  - 인수에서 –로 시작하여 제공
  - 프로그램에서 옵션을 처리해야 할 필요가 있음
- 옵션 처리 함수
  - <unistd.h>

```
int getopt(int argc, char *const argv[], const char *optstring);
extern char *optarg;
extern int optind, opterr, optopt;
```

  - getopt() – 옵션을 parsing하는 함수
    - arg, argv : main의 인수 전달
    - optsring : 사용하는 옵션문자들로 구성된 문자열
      - 추가 인수가 필요하면 : 와 함께 전달

    (예) getopt (argc, argv, "f:hv"))
  - 반환값이 -1이 될 때까지 반복호출하며, 부가 정보는 전역변수들을 통하여 제공됨

단일 모듈 프로그램

- 단일 모듈 프로그램 – 하나의 파일로 작성
- (예) 옵션을 처리하는 C 프로그램
  - 소스코드 "opt.c" – 교과서 참조
  - 컴파일
    - $ cc opt.c … 실행파일: a.out
    - $ cc opt.c –o opt … 실행파일: opt
    - $ cc –o opt opt.c … 실행파일: opt
  - 실행
    - $ a.out … 또는 opt … … 현재디렉토리(.)가 경로설정된 경우
    - $ ./a.out … 또는 ./opt …
  - 실행예
    - $ opt –f my –h –v
    - $ opt –fmy –h –v … 옵션 추가정보를 붙여쓰기해도 됨
    - $ opt –hv –f my
    - $ opt –hvf my … my는 f옵션의 파일이름으로 인식
    - $ opt –fhv my … hv 가 f옵션의 파일이름으로 인식

다중 모듈 프로그램

- 다중 모듈 프로그램 – 여러 개의 파일로 작성
  - **재사용 가능 함수**들을 별도의 파일로 작성하면 다른 프로그램에서 쉽게 다시 사용할 수 있음
  - 재사용 가능 함수의 원형 선언은 header 파일에서 별도로 하는 것이 바람직함
- (예) 옵션을 처리하는 C 프로그램 – 동작 포함

  -f 출력파일이름 지정 (없으면 표준출력)
  -v 인수 문자열을 역순으로 출력
  -h 사용법 출력
  잘못된 옵션: 사용법 출력(종료코드 1)

  소스코드 구성 – "교과서 참조"
  - reverse.c … reverse 함수정의
  - reverse.h … reverse 함수 원형선언
  - opt2.c … main 함수

다중 모듈 프로그램(계속)

  - 컴파일
    - $ cc -o opt2 opt2.c reverse.c
  - 실행
    - $ opt2 123 abc
    - $ opt2 -v 123 abc
    - $ opt2 -f out -v 123 abc
    - $ opt2 -vh ... h 옵션이 있으면 다른 옵션은 무시됨
- 개별 컴파일 후 링크

  $ cc -c opt2.c … opt2.o 생성
  $ cc -c reverse.c … reverse.o 생성
  $ cc opt2.o reverse.o -o opt2 ... object 파일을 링크하여 실행파일 생성

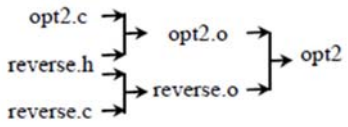
  - 소스코드가 수정되면 해당 파일만 컴파일 후 링크 수행
  - 소스코드 파일 수가 많을 경우 이 방법이 효율적
    - 대개 **make** 유틸리티와 함께 사용

10.2 make 유틸리티

- make 명령어
  - 파일이 생성되는 의존 관계를 이용하여 최종 결과 파일을 생성하기 위해서 필요한 연속적인 작업들을 자동적으로 순서대로 실행
  - makefile, Makefile
    - 파일의 의존관계와 파일 생성에 필요한 명령어들을 명시한 파일
- makefile 형식 – 다음 형식의 리스트로 구성됨

```
targetList : dependency_list
<탭>    명령어 리스트
```

- 파일의 의존 관계



makefile과 컴파일

- makefile

```
opt2 : opt2.o reverse.o
        cc opt2.o reverse.o -o opt2
opt2.o : opt2.c reverse.h
        cc -c opt2.c
reverse.o : reverse.c reverse.h
        cc -c reverse.c
```

- 컴파일

```
$ make
cc -c opt2.c
cc -c reverse.c
cc opt2.o reverse.o -o opt2
```

- opt2.c 수정 후 컴파일 – opt2.c만 재 컴파일 후 링크

```
$ make
cc -c opt2.c
cc opt2.o reverse.o -o opt2
```


makefile, touch

- makefile
  - makefile … 기본
  - Makefile … makefile이 없는 경우
  - -f 옵션을 지정하여 임의의 이름 사용 가능

```
$ make -f my.make                    ... my.make가 makefile로 사용됨
```

- touch 명령어
  - make 실행 후에 소스코드가 변경되지 않았을 때의 make 실행

```
$ make
make: `opt2'는 이미 갱신되었습니다.
```

  - touch – 파일 수정시간을 현재 시간으로 변경, make 재실행시 유용

```
$ touch reverse.h
$ make
cc -c opt2.c
cc -c reverse.c
cc opt2.o reverse.o -o opt2
```


makefile 변수

- makefile 변수, 매크로
  - 정의: 변수 = 문자열
  - 사용: $(변수), ${변수}

```
opt2 : opt2.o reverse.o
        cc opt2.o reverse.o -o opt2
opt2.o : opt2.c reverse.h
        cc -c opt2.c
reverse.o : reverse.c reverse.h
        cc -c reverse.c
```



```
OBJS = opt2.o reverse.o                          ... 변수 정의

opt2 : $(OBJS)                                   ... 변수 값 사용
        cc $(OBJS) -o opt2                       ... 변수 값 사용
opt2.o : opt2.c reverse.h
        cc -c opt2.c
reverse.o : reverse.c reverse.h
        cc -c reverse.c
```


make의 미리 정의된 규칙

- make의 미리 정의된 C 컴파일 규칙

```
.c.o:
        $(CC) -c $(CFLAGS)  -o $@ $<
```

  - CC : C 컴파일러 변수 (기본: cc)
  - CFLAGS : C 컴파일러 옵션 (기본: 없음)
  - 확장자 .c 파일에서 확장자 .o 파일을 생성하는 경우
    명령어가 없으면 미리 정의된 컴파일 규칙이 적용됨

```
OBJS = opt2.o reverse.o                          ... 변수 정의

opt2 : $(OBJS)                                   ... 변수 값 사용
        cc $(OBJS) -o opt2                       ... 변수 값 사용
opt2.o : opt2.c reverse.h
reverse.o : reverse.c reverse.h
```

  - 컴파일러와 옵션 지정

```
CC = gcc
CFLAGS = -O
```

```
$ make
gcc -O   -c -o opt2.o opt2.c
gcc -O   -c -o reverse.o reverse.c
cc opt2.o reverse.o -o opt2
```

make의 목표 타겟 인수

- makefile에는 여러 개의 목표 타겟을 지정할 수 있음
  - 인수 없이 실행하면 가장 앞의 타겟을 목표로 사용
  - 인수로 목표 타겟 지정 가능

```
$ make reverse.o
cc    -c -o reverse.o reverse.c
```

- 가짜 타겟(phony target)
  - 파일 생성 목적이 아니라, 명령어 실행을 목적으로 사용되는 타겟

```
OBJS = opt2.o reverse.o                          ... 변수 정의

opt2 : $(OBJS)                                   ... 변수 값 사용
        cc $(OBJS) -o opt2                       ... 변수 값 사용
opt2.o : opt2.c reverse.h
reverse.o : reverse.c reverse.h

clean:
        -rm $(OBJS)
```

```
$ make clean
rm opt2.o reverse.o
```


- 예

```
all: target1 target2 target3
target1: ...
    ...
target2: ...
    ...
target3: ...
    ...
```

$ make … make all – 모든 target 작업 실행

$ make target2 … target2 작업 실행

- makefile 또는 정의되지 않은 target에 대한 make 실행

```
$ make my
cc     my.c   -o my                ... C 컴파일 수행
```